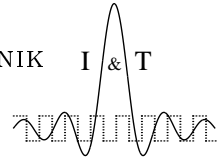


Fachhochschule Wiesbaden

FACHBEREICH INFORMATIONSTECHNOLOGIE UND ELEKTROTECHNIK I & T

FACHGEBIET INFORMATIONSTECHNIK & TELEKOMMUNIKATION

Prof. Dr.-Ing. K.H. Hofmann



24. September 2004

Vortragsankündigung

Am **Freitag, dem 17. Dezember 2004**, 14⁰⁰ Uhr, findet im **M-Lab** (Raum 406, 4. Stock, Gebäude A1 Nord), folgender Vortrag statt.

The Chip Design Crisis

Univ. Prof. Dr.-Ing. Markus Rupp

**Institut für Nachrichtentechnik und Hochfrequenztechnik
Technische Universität Wien**

http://www.nt.tuwien.ac.at/rapid_prototyping

Abstract:

A study by Sematech in 1999 revealed the so called chip design crisis, i.e., the available complexity of microprocessor structures does not grow as fast as the demand for it. While the gap between demand and available complexity was relatively small in the past and could simply be overcome by the relatively long time period for product realization, nowadays wireless products have to come very quickly to the market, stressing the design gap even more. While classical methods like IP-reuse, predictive design or increasing parallelism are no longer working, new methods for automatic chip design have to be invented.

This talk gives an overview of activities of the Christian Doppler Laboratory for Design Methodology of Signal Processing Algorithms at the TU Vienna. Furthermore, an outlook of the future design based on the emerging Software Defined Radio Technology is given.

Die Dauer des Vortrags beträgt ca. 60 Minuten, bei reger Diskussion etwas länger. Der Vortrag ist öffentlich und alle Interessenten sind dazu herzlich eingeladen. Die Vortragssprache ist Deutsch.

Fachhochschule Wiesbaden, Am Brückweg 26, D-65428 Rüsselsheim

URL: <http://www.ite.fh-wiesbaden.de>

Beschreibung der Anfahrt siehe: <http://www.ite.fh-wiesbaden.de/anfahrt/index.html>